

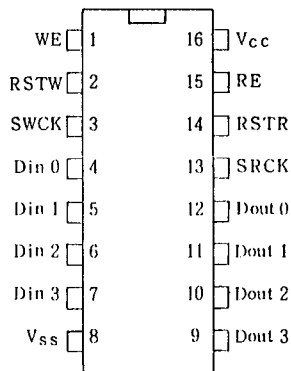
## フレーム・メモリ

型名	MSM514221A, -3, -4, -6	TMS4C1050-30, -40, -60	TMS4C1060-30, -40, -60	TMS4C1070-30, -40, -60	HM53051P-45, -60
メーカー	沖	T.I	←	←	日立
メモリ構成	262263W×4 bits (512×512×4 bits)	262144W×4 bits (512×512×4 bits)	←	←	262144W×4 bits
ポート構成	●2ポート構成 シリアル入力×4 bits シリアル出力×4 bits	←	←	←	←
電源	5V±10%	←	←	←	←
消費電流(スタンバイ)(mA)	50(5) <sub>(max)</sub>	×	×	×	60 <sub>(max)</sub>
消費電力(スタンバイ)(mW)	275 <sub>(max)</sub>	←	←	←	200 <sub>(typ)</sub>
リード・サイクル・タイム(ns) <sub>(min)</sub>	30, 40, 60	←	←	←	45, 60
リード・サイクル(ns) <sub>(max)</sub>	×	×	×	×	×
ライト・サイクル・タイム(ns) <sub>(min)</sub>	30, 40, 60	←	←	←	45, 60
ライト・サイクル・タイム(ns) <sub>(max)</sub>	×	×	×	×	×
サイクル・タイム(ns) <sub>(min)</sub>	×	×	×	×	システム・クロック : 45, 60
サイクル・タイム(ns) <sub>(min)</sub>	×	×	×	×	システム・クロック : 300, 300
シリアル・アクセス・タイム(ns) <sub>(min)</sub>	×	×	×	×	×
シリアル・アクセス・タイム(ns) <sub>(max)</sub>	25, 30, 50	←	←	←	30, 40
リフレッシュ	不要(セルフ)	←	←	←	不要(セルフ)
温度	0 ~ +70°C	←	←	←	←
機能	●FIFO動作 ●シリアル・リード/ライトに専用クロック入力端子(SRCK, SWCK)があり非同期、レート変換が可能	←同様	←同様 ●カスケード接続が容易	TMS4C1060に加えて ●IE端子によるライト・マスク機能 ●OE端子によるリード・データの間引き機能 ●スタティック型のアドレス・ポインタの採用	●32W×4 bits単位のランダム・アクセス可能 ●NTSC方式 : 4 f <sub>sc</sub> サンプルング対応 ●フレーム間YC分離、静止画、親子画面、マルチ画面対応
パッケージ	16P-DIP, 26P-SOP, 20P-ZIP ㉔	← ㉔	← ㉔	18P-DIP, 26P-SOJ, 20P-ZIP ㉔	18P-DIP ㉔
備考			ライト・データの取り込みをメモリ内部で1クロック遅らせることでカスケード接続によるワード長拡張が容易		

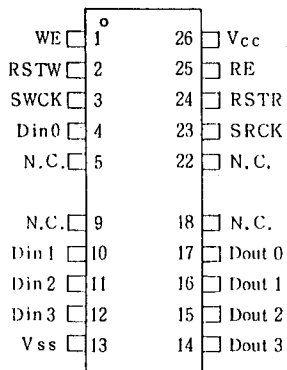
## フレーム・メモリ (つづき)

④ ■端子接続図

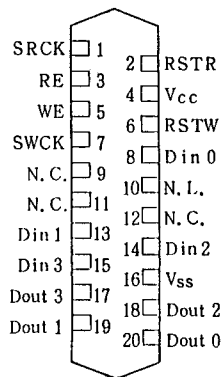
- SWCK ; シリアル ライト クロック
- SRCK ; シリアル リード クロック
- WE ; ライト イネーブル
- RE ; リード イネーブル
- RSTW ; リセット ライト
- RSTR ; リセット リード
- Din 0-3 ; データ入力
- Dout 0-3 ; データ出力
- Vcc ; 電源 (+5V)
- Vss ; グランド



300mil DIP



300mil SOJ



400mil ZIP

N.C. : NO CONNECTION

N.L. : NO LEAD

# フレーム・メモリ (つづき)

④ (つづき)

■ブロック図

